

Funciones:

- + Ejecución de proyectos de I+D en temáticas de Visión por Computador, para diferentes sectores y aplicaciones.
- + Programación de sistemas embebidos en GPU/FPGA.

Titulación requerida:

- + Ingeniería Industrial Electrónica.
- + Ingeniería de Telecomunicaciones.
- + Ingeniería Informática.

Conocimientos específicos necesarios:

- + Experiencia en programación GPU/FPGA y ASIC.
- + Experiencia como programador C/C++, Python, VHDL.
- + Experiencia profesional mínima 2 años.
- + Inglés nivel alto.

Conocimientos valorables:

- + Máster/Doctorado en visión artificial y análisis de imagen en sistemas embebidos.
- + Desarrollo software y hardware de sistemas embebidos.
- + Machine learning.
- + Buscamos gente implicada, responsable, con alta capacidad de liderazgo, organización y trabajo en equipo, con habilidad de comunicación, negociación y orientación al cliente, flexible y con interés en afrontar nuevos retos profesionales.

Se ofrece:

- + Formar parte de una organización sólida y de reconocido prestigio, con más de 200 profesionales especializados, en constante desarrollo e introducida en los principales sectores industriales (Automoción, Aeronáutico, Naval, Energía, Metalmecánico, o Medioambiente).
- + Incorporación inmediata.
- + Retribución según valía demostrada.

Contacto:

- + Las personas interesadas deben cubrir el formulario y adjuntar su C.V. (*CV_Apellido1_Apellido2_Nombre.pdf*) a través de nuestra web: www.aimen.es



#aimenjobs